

**MST 1 : Ingénierie des Systèmes Embarqués, Réseaux et Télécommunications « ISERT »**

**Emploi du temps Cours/TD/TP – Semestre (S1) – Période (P1)**

**Modules programmés :**

<b>ISERT 1</b> Circuits Électroniques et Construction	<b>ISERT 4</b> Circuits FPGA et langage VHDL	<b>ISERT 5</b> Systèmes de Télécommunications
--	---	--

**Début des cours de la 1<sup>ère</sup> période du S1 : la semaine du 11/09/2023**

MST - ISERT S1 - P1	MATIN			Pause Déjeuner	APRES MIDI		
	9h	PAUSE 15mn	12h15		14h	PAUSE 15mn	17h15
Lundi	Cours/TD/TP ISERT 4 Pr M. NAHID				Cours/TD/TP ISERT 5 Pr H. LEBBAR		
Mardi	Cours/TD/TP ISERT 4 Pr M. NAHID				Cours/TD/TP ISERT 5 Pr H. LEBBAR		
Mercredi	Cours/TD/TP ISERT 4 Pr M. NAHID				Cours/TD/TP ISERT 1 Pr H. BOUYGHF		
Jeudi	Cours/TD/TP ISERT 5 Pr H. LEBBAR				Cours/TD/TP ISERT 1 Pr H. BOUYGHF		
Vendredi	Cours/TD/TP ISERT 1 Pr H. BOUYGHF				Séminaires/Projets libres/Visites en entreprise/Rattrapage		
Samedi	Séminaires/Projets libres/Visites en entreprise/Rattrapage				<del> </del>		

**NB :** Lieu du cours/TD : salle **ISERT** (Bâtiment E 3<sup>ème</sup> étage)

Coordonnateur de la filière MST – ISERT  
 Pr. A. BAGHDAD